

| | |
|--------------|---|
| Title | ハイブリットシステムにおけるパラメータ設計 |
| Author(s) | 石川, 礼 |
| Citation | |
| Issue Date | 2004-03 |
| Type | Thesis or Dissertation |
| Text version | author |
| URL | http://hdl.handle.net/10119/1769 |
| Rights | |
| Description | Supervisor:平石 邦彦, 情報科学研究科, 修士 |

ハイブリットシステムにおけるパラメータ設計

石川 礼 (210003)

北陸先端科学技術大学院大学 情報科学研究科

2004年2月13日

キーワード: ハイブリットシステム, 制約論理プログラミング, 時相論理, CTL(Computation Tree logic).

ハイブリットシステムとは, 連続的, および, 離散的状態遷移の両方を持ったシステムである. 分散システムや組み込み制御システムの解析や設計に有効であり, 多くのアプリケーションに対する数学的モデルとして使われる. その例としては, 自動車や自動車運転システム, 航空交通管理システム, 生産システム, 化学過程, ロボット工学, プラント制御, リアルタイム通信ネットワーク, そして, リアルタイム回路などがあり, 制御理論や理論計算機の部門において非常に多くの研究がなされている. ハイブリ